



# Радарный процессор для СУДС

**Оцифровка сигналов навигационных РЛС различного типа и последующая передача информации сопрягаемым модулям системы управления движения судов (СУДС)**

Радарный процессор представляет собой плату с встроенным блоком питания для монтажа в стойку с дистанционной настройкой на параметры сигналов и возможностью управления радиолокационным сканером. Радарный процессор разработан на электронной компонентной базе, производимой в РФ и дружественных странах.

## **ОБЛАСТИ ПРИМЕНЕНИЯ**

Охрана критически важных объектов и обеспечение безопасности судоходства на прибрежных территориях и морских акваториях

## **КОНКУРЕНТНЫЕ ПРЕИМУЩЕСТВА**

- Отсутствие дополнительных переходных устройств для настройки параметров сигналов при подключении любого типа РЛС
- Дистанционная настройка параметров сигналов, в т.ч. смещения и усиления видеосигналов, порогов срабатывания, полярности входных сигналов
- Возможность предобработки сигнала, в т.ч. сжатие данных, подавление асинхронных импульсных помех, непрореживающее накопление разверток по азимуту
- Оцифровка (при внутренней синхронизации) и выдача в компьютер осциллограммы любого из входных сигналов
- Отечественный радарный процессор на электронно-компонентной базе, производимой в РФ и дружественных странах

## **СТАДИЯ РАЗРАБОТКИ**

- Изготовлен полнофункциональный образец радарного процессора
- Изготовленный образец интегрирован в действующую СУДС и прошел испытания в реальных условиях эксплуатации
- Рабочие характеристики радарного процессора подтверждены в эксплуатационных условиях

## **ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ХАРАКТЕРИСТИКИ**

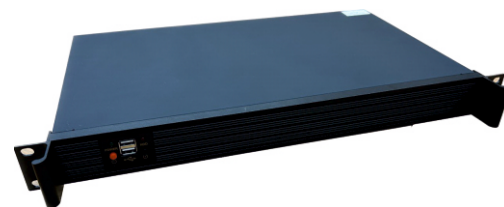
Входные и выходные интерфейсы:

- допустимое напряжение на входе:  $\pm 12$  В
- типы разъемов входных сигналов - кабель под винт
- выходной интерфейс - Ethernet 100Мбит (разъем RJ-45)

Параметры оцифровки входного сигнала:

- максимальная частота повторения сигнала триггера - 5 кГц
- максимальная частота оцифровки видеосигнала - 80 МГц
- число формируемых отсчетов по дальности - до 8192 (в зависимости от скорости вращения антенны)
- число формируемых разверток данных на оборот - до 4096
- разрядность отсчетов амплитуды - 8 бит
- обрабатываемые длительности импульса от 40 нс до 1,2 мкс

Потребляемая мощность: 10 Вт (по сети питания 220 В)



Радарный процессор для СУДС

## **ПРАВОВАЯ ОХРАНА**

Свидетельство о государственной регистрации программы для ЭВМ №2023686023  
«Осциллограф сигналов радарного процессора»

Больше научно-технических разработок на сайте [ctt.etu.ru](http://ctt.etu.ru)

Контакты Центра трансфера технологий СПбГЭТУ «ЛЭТИ»: +7 (812) 234-24-84, [ctt@etu.ru](mailto:ctt@etu.ru)